



#6
2613-602

00862.022530.

PATENT APPLICATION

IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

In re Application of:)	
SUSUMU IGARASHI, ET AL.)	Examiner: Not Yet Assigned
Application No.: 10/082,280)	Group Art Unit: 2613
Filed: February 26, 2002)	
For: DECODING APPARATUS,)	
DECODING METHOD,)	
STORAGE MEDIUM AND)	
PROGRAM SOFTWARE)	July 31, 2002

RECEIVED

AUG 02 2002

Technology Center 2600

Commissioner for Patents
Washington, D.C. 20231

CLAIM TO PRIORITY

Sir:

Applicants hereby claim priority under the International Convention and all rights to which they are entitled under 35 U.S.C. § 119 based upon the following Japanese

Priority Application:

2001-055461, filed February 28, 2001.

A certified copy of the priority document is enclosed.

Applicants' undersigned attorney may be reached in our New York office by telephone at (212) 218-2100. All correspondence should continue to be directed to our address given below.

Respectfully submitted,

Raymond D. Perna
Attorney for Applicants

Registration No. 44,063

FITZPATRICK, CELLA, HARPER & SCINTO
30 Rockefeller Plaza
New York, New York 10112-3801
Facsimile: (212) 218-2200



CPM 2530 US
10/082,280

日本特許庁
JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されて
いる事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed
with this Office

出願年月日
Date of Application:

2001年 2月28日

CERTIFIED COPY
PRIORITY DOCUMENT

出願番号
Application Number:

特願2001-055461

[ST.10/C]:

[JP2001-055461]

出願人
Applicant(s):

キヤノン株式会社

RECEIVED

AUG 02 2002

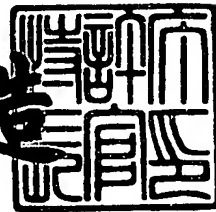
Technology Center 2600

Best Available Copy

2002年 3月22日

特許庁長官
Commissioner,
Japan Patent Office

及川耕造



出証番号 出証特2002-3019155

【書類名】 特許願

【整理番号】 4270077

【提出日】 平成13年 2月28日

【あて先】 特許庁長官殿

【国際特許分類】 G06F 5/00

【発明の名称】 復号装置、復号方法、記憶媒体及びプログラムソフトウェア

【請求項の数】 16

【発明者】

【住所又は居所】 東京都大田区下丸子3丁目30番2号 キヤノン株式会社内

【氏名】 五十嵐 進

【発明者】

【住所又は居所】 東京都大田区下丸子3丁目30番2号 キヤノン株式会社内

【氏名】 大塚 克己

【発明者】

【住所又は居所】 東京都大田区下丸子3丁目30番2号 キヤノン株式会社内

【氏名】 佐藤 誠

【発明者】

【住所又は居所】 東京都大田区下丸子3丁目30番2号 キヤノン株式会社内

【氏名】 立野 徹也

【発明者】

【住所又は居所】 東京都大田区下丸子3丁目30番2号 キヤノン株式会社内

【氏名】 千葉 幸郎

【特許出願人】

【識別番号】 000001007

【氏名又は名称】 キヤノン株式会社

【代理人】

【識別番号】 100076428

【弁理士】

【氏名又は名称】 大塚 康德

【電話番号】 03-5276-3241

【選任した代理人】

【識別番号】 100115071

【弁理士】

【氏名又は名称】 大塚 康弘

【電話番号】 03-5276-3241

【手数料の表示】

【予納台帳番号】 003458

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【包括委任状番号】 0001010

【ブルーフの要否】 要

【書類名】 明細書

【発明の名称】 復号装置、復号方法、記憶媒体及びプログラムソフトウェア

【特許請求の範囲】

【請求項 1】 M種類の可変長符号表のそれぞれに対応して、可変長符号表を構成する可変長符号語をN個のクラスに分類した場合のクラス毎の最小符号語もしくは最大符号語のいずれかを記憶するM個のテーブル記憶手段と、

前記M個のテーブル記憶手段の中から1つのテーブル記憶手段を選択するテーブル選択手段と、

入力される符号化データと、前記テーブル選択手段により選択されたテーブル記憶手段から出力される最小符号語もしくは最大符号語をそれぞれ比較するN個の比較手段と、

前記N個の比較手段による比較結果に基づいて、前記入力される符号化データの先頭符号語に対応するクラス番号を求める手段と、

前記クラス番号を符号長に変換する符号長変換手段と、

前記クラス番号と前記符号長変換手段から出力される符号長とから、復号データが格納されているメモリにアクセスするアドレスを生成するアドレス生成手段と、

を有することを特徴とする復号装置。

【請求項 2】 前記テーブル選択手段は、少なくとも前記入力される符号化データの符号化方式、コンポーネント番号、及び符号化に使用した可変長符号表を指示するデータに基づいてテーブル記憶手段を選択することを特徴とする請求項 1 に記載の復号装置。

【請求項 3】 前記M個のテーブル記憶手段には、RAM又はROM、又はフリップフロップが混在して設けられていることを特徴とする請求項 1 に記載の復号装置。

【請求項 4】 前記M個のテーブル記憶手段の各テーブル記憶手段に記憶されるクラス数Nは、それぞれのテーブル記憶手段毎に任意の値により構成されることを特徴とする請求項 1 に記載の復号装置。

【請求項 5】 前記M個のテーブル記憶手段に記憶される最大符号語もしくは

は最小符号語は、J P E G 符号化方式及びM P E G 符号化方式に対応していることを特徴とする請求項 1 に記載の復号装置。

【請求項 6】 可変長符号化データを入力して復号する復号方法であって、
M 種類の可変長符号表のそれぞれに対応して、可変長符号表を構成する可変長符号語を N 個のクラスに分類した場合のクラス毎の最小符号語もしくは最大符号語のいずれかを記憶する M 個のテーブルの中から、前記可変長符号化データに対応する 1 つのテーブルを選択するテーブル選択工程と、

入力される符号化データと、前記テーブル選択工程で選択されたテーブルから出力される最小符号語もしくは最大符号語をそれぞれ比較する比較工程と、

前記比較工程による比較結果に基づいて、前記入力される符号化データの先頭符号語に対応するクラス番号を求める工程と、

前記クラス番号を符号長に変換する符号長変換工程と、

前記クラス番号と前記符号長変換工程で得られた前記符号長とから、復号データが格納されているメモリにアクセスして復号データを得る工程と、
を有することを特徴とする復号方法。

【請求項 7】 前記テーブル選択工程では、少なくとも前記入力される符号化データの符号化方式、コンポーネント番号、及び符号化に使用した可変長符号表を指示するデータに基づいてテーブルを選択することを特徴とする請求項 6 に記載の復号方法。

【請求項 8】 前記 M 個のテーブルには、R A M 又は R O M、又はフリップフロップが混在して設けられていることを特徴とする請求項 6 に記載の復号方法。

【請求項 9】 前記 M 個のテーブルのそれぞれに記憶されるクラス数 N は、それぞれのテーブル毎に任意の値により構成されることを特徴とする請求項 6 に記載の復号方法。

【請求項 1 0】 前記 M 個のテーブルに記憶される最大符号語もしくは最小符号語は、J P E G 符号化方式及びM P E G 符号化方式に対応していることを特徴とする請求項 6 に記載の復号方法。

【請求項 1 1】 可変長符号化データを入力して復号する復号方法を実行さ

せるためのプログラムを記憶した、コンピュータにより読取り可能な記憶媒体であって、

M種類の可変長符号表のそれぞれに対応して、可変長符号表を構成する可変長符号語をN個のクラスに分類した場合のクラス毎の最小符号語もしくは最大符号語のいずれかを記憶するM個のテーブルの中から、前記可変長符号化データに対応する1つのテーブルを選択するテーブル選択工程モジュールと、

入力される符号化データと、前記テーブル選択工程モジュールにより選択されたテーブルから出力される最小符号語もしくは最大符号語をそれぞれ比較する比較工程モジュールと、

前記比較工程モジュールによる比較結果に基づいて、前記入力される符号化データの先頭符号語に対応するクラス番号を求める工程モジュールと、

前記クラス番号を符号長に変換する符号長変換工程モジュールと、

前記クラス番号と前記符号長変換工程モジュールにより得られた前記符号長とから、復号データが格納されているメモリにアクセスして復号データを得る工程モジュールと、

を有することを特徴とする記憶媒体。

【請求項12】 前記テーブル選択工程モジュールでは、少なくとも前記入力される符号化データの符号化方式、コンポーネント番号、及び符号化に使用した可変長符号表を指示するデータに基づいてテーブルを選択することを特徴とする請求項11に記載の記憶媒体。

【請求項13】 前記M個のテーブルには、RAM又はROM、又はフリップフロップが混在して設けられていることを特徴とする請求項11に記載の記憶媒体。

【請求項14】 前記M個のテーブルのそれぞれに記憶されるクラス数Nは、それぞれのテーブル毎に任意の値により構成されることを特徴とする請求項11に記載の記憶媒体。

【請求項15】 前記M個のテーブルに記憶される最大符号語もしくは最小符号語は、JPEG符号化方式及びMPEG符号化方式に対応していることを特徴とする請求項11に記載の記憶媒体。

【請求項 1 6】可変長符号化データを入力して復号する復号方法をコンピュータに実行させるためのプログラムソフトウェアであって、

M種類の可変長符号表のそれぞれに対応して、可変長符号表を構成する可変長符号語をN個のクラスに分類した場合のクラス毎の最小符号語もしくは最大符号語のいずれかを記憶するM個のテーブルの中から、前記可変長符号化データに対応する1つのテーブルを選択するテーブル選択工程と、

入力される符号化データと、前記テーブル選択工程モジュールにより選択されたテーブルから出力される最小符号語もしくは最大符号語をそれぞれ比較する比較工程と、

前記比較工程モジュールによる比較結果に基づいて、前記入力される符号化データの先頭符号語に対応するクラス番号を求める工程と、

前記クラス番号を符号長に変換する符号長変換工程と、

前記クラス番号と前記符号長変換工程モジュールにより得られた前記符号長とから、復号データが格納されているメモリにアクセスして復号データを得る工程と、

を有することを特徴とするプログラムソフトウェア。

【発明の詳細な説明】

【0 0 0 1】

【発明の属する技術分野】

本発明は、可変長符号を用いて符号化された符号化データを入力して復号する復号装置、復号方法、記憶媒体及びプログラムソフトウェアに関するものである。

【0 0 0 2】

【従来の技術】

従来から、静止画像や動画の圧縮符号化技術の一部として、可変長符号によるエントロピー符号化技術を使用する方式が良く知られており、この技術は国際標準である J P E G (Joint Photographic Expert Group) 符号化方式や M P E G (Moving Picture Expert Group) 符号化方式においても採用されている。

【0 0 0 3】

図 1 2 は、静止画像に対する符号化方式として一般に採用されている J P E G 符号化方式に対する可変長復号装置の一例を示すブロック図である。

【 0 0 0 4 】

図 1 2 において、シフタ 1 2 0 1 へ入力された符号化データは、サイクル毎に可変長符号もしくは付加ビットの頭出しが行われる。こうして頭出しされたデータは比較器アレイ 1 2 0 3 に入力されて、現在のサイクルにおいて、最小符号語 & 初期データ記憶部 1 2 0 2 から入力されている符号化データの可変長符号表に対応する符号長毎の最小符号語と大小比較が行われる。比較器アレイ 1 2 0 3 は、可変長符号表に存在する符号長数分の比較器で構成されており、各比較器のビット長は存在する符号長にそれぞれ対応する。例えば、可変長符号表が 1 ビット ~ 1 6 ビットの 1 6 種類の符号長からなる符号語で構成される場合には。比較器は 1 6 種類存在し、それぞれが、入力された符号化データを並列に大小比較を行う。各比較器は、最小符号語以上であれば真 (1) を出力する。これら比較器アレイ 1 2 0 3 の出力結果は、1 ビット比較器の出力を最優先順位としたプライオリティエンコーダ 1 2 0 4 に入力され、比較結果が偽 (0) である比較器の中で一番優先順位が高い比較器を求める。

【 0 0 0 5 】

J P E G 符号化方式においては、このプライオリティエンコーダ 1 2 0 4 によって判定された比較器のビット数がそのまま符号長となり、これが M U X 1 2 0 5 を介してシフタ 1 2 0 1 におけるシフト量として出力される。またシンボルメモリ 1 2 0 7 には、シンボルデータ R R R R / S S S S (ラン/カテゴリ) が発生頻度順に格納されている。プライオリティエンコーダ 1 2 0 4 の出力結果の符号長に相当する初期データが M U X 1 2 0 6 から出力され、符号化データと加算されて発生頻度となり、これがシンボルメモリ 1 2 0 7 へのアドレスとなる。

【 0 0 0 6 】

ここで初期データは、符号長毎に以下の式より求められる。

【 0 0 0 7 】

$$\begin{aligned} \text{ADDR} &= \text{VLCin} - \text{VLCmin} + \text{ADDRbase} \\ &= \text{VLCin} + (\text{ADDRbase} - \text{VLCmin}) \end{aligned}$$

ここで、ADDRはシンボルメモリ1207のアドレス、VLCinは現在シフタ1201で頭出しされている符号化データ、VLCminは同一符号長における最小符号語、ADDRbaseは、最小符号語のシンボルメモリ1207のアドレスである。右辺の(ADDRbase-VLCmin)が初期データに相当する。

【0008】

次のサイクルにおいて、シンボルメモリ1207からは復号シンボルデータであるRRRR及びSSSSが出力され、このSSSSの値はまた、右シフタ1208のシフト量となる。こうして、付加ビットが頭出しされた状態のシフタ1201の出力データを右シフタ1208において右ビットシフト処理を行って出力付加ビットとする。更に、SSSSの値は付加ビット長に等しいので、シフタ1201にシフト量として入力して付加ビットをシフトアウトする。

【0009】

図13は、動画像に対する符号化方式として一般に採用されているMPEG1又はMPEG2符号化方式に対する可変長復号装置の一例を示すブロック図である。この可変長復号装置は、イントラピクチャ(I-Picture)に対する復号処理を行うものである。イントラピクチャにおいては、DC係数、AC係数に対する可変長符号化、及びAC係数に対する固定長符号化の3種類の可変長符号化方式によって画像データを符号化する。

【0010】

DC係数の符号化方式は、JPEG符号化方式におけるDC係数の符号化方式と非常に良く似ている。シフタ1301にて頭出しされた可変長符号はDC用デコーダ1309に入力される。このデコーダ1309の内部構成は、図12と同様に、比較器アレイとプライオリティエンコーダから構成される。この比較器アレイには同時に、最小符号語アレイ1308から、Differential dc sizeに対する可変長符号表の各符号長の最小符号語が入力されて大小比較が行われる。その比較結果より、プライオリティエンコーダによって符号長が求められ、Differential dc sizeが格納されているテーブルRAM1310へのアドレスが生成される。こうして求められた符号長は、そのまま右シフタ1311へのシフト量となり、続く付加ビットの頭出しが行われる。

【 0 0 1 1 】

次のサイクルにおいては、テーブルRAM 1 3 1 0より出力されるDifferential dc sizeは、復号データとしてセクタ 1 3 1 2に入力される。また、右シフタ 1 3 1 1において、Differential dc size値をシフト量として右ビットシフトが行われ、付加ビットとしてセクタ 1 3 1 2へ入力される。図中、DC__S I Z EはDifferential dc sizeを、DC__D I F Fは付加ビットをそれぞれ表している。

【 0 0 1 2 】

一方、AC係数の場合には、RUN/LEVELの組み合わせにより、可変長符号化データであるか固定長符号化データであるかにより異なる。シフタ 1 3 0 1の出力において固定長符号化データであることを検出した場合には、エスケープデコーダ 1 3 0 6においてRUN/LEVELに復号される。このエスケープデコーダ 1 3 0 6はシンボルメモリを必要とせず、小規模の回路により構成することが可能である。

【 0 0 1 3 】

一方、可変長符号の場合にはAC係数用シンボルメモリ 1 3 0 7を使用して復号処理が行われる。シフタ 1 3 0 1より入力された符号化データは、可変長符号語及び符号長記憶部 1 3 0 2に格納されている可変長符号語と、比較器 1 3 0 3にて一致しているか否かが判定される。この比較処理は発生頻度順に毎クロック一致が検出されるまで行われる。もし、比較器 1 3 0 3において一致が検出された場合には、比較処理を開始してから現在までのクロック数がデコーダ 1 3 0 5からアドレスカウンタ 1 3 0 4に出力され、この計数値が発生頻度となり、AC係数用シンボルメモリ 1 3 0 7に対するアドレスとなる。またそのサイクルにおいて、可変長符号語及び符号長記憶部 1 3 0 2から出力されている符号長をシフタ 1 3 0 1のシフト量として出力する。次のサイクルにおいて、AC係数用シンボルメモリ 1 3 0 7よりRUN/LEVELが出力されてセクタ 1 3 1 2に入力される。セクタ 1 3 1 2は、可変長符号化方式に従い入力信号を選択して可変長復号装置の復号データを出力する。

【 0 0 1 4 】

【発明が解決しようとする課題】

近年、静止画像及び動画像の両方を取り扱うことのできるシステムへの要望が高くなっている。この場合、一般的に用いられる復号技術は、静止画像については図 1 2 で示した J P E G 符号化方式であり、動画像については図 1 3 で示した M P E G 符号化方式である。これら図 1 2 と図 1 3 の復号装置の構成をそのまま並列に用いて復号装置を構成することは可能であるが、その場合には、その復号装置の回路規模が莫大なものとなる。また最低でも、R A M として図 1 2 におけるシンボルメモリ 1 2 0 7、図 1 3 における D C 係数用 D C _ S I Z E テーブル 1 3 1 0、A C 係数用シンボルメモリ 1 3 0 7 のそれぞれを個別に必要とするため、必要となるメモリ容量が増大し、装置の大型化、コストアップなどを招くことになる。

【0 0 1 5】

本発明は上記従来例に鑑みてなされたもので、複数の可変長符号表に対応できる可変長復号装置を小規模の回路で実現した復号装置及びその方法とその記憶媒体を提供することを目的とする。

【0 0 1 6】

【課題を解決するための手段】

上記目的を達成するために本発明の復号装置は以下のような構成を備える。即ち、

M 種類の可変長符号表のそれぞれに対応して、可変長符号表を構成する可変長符号語を N 個のクラスに分類した場合のクラス毎の最小符号語もしくは最大符号語のいずれかを記憶する M 個のテーブル記憶手段と、

前記 M 個のテーブル記憶手段の中から 1 つのテーブル記憶手段を選択するテーブル選択手段と、

入力される符号化データと、前記テーブル選択手段により選択されたテーブル記憶手段から出力される最小符号語もしくは最大符号語をそれぞれ比較する N 個の比較手段と、

前記 N 個の比較手段による比較結果に基づいて、前記入力される符号化データの先頭符号語に対応するクラス番号を求める手段と、

前記クラス番号を符号長に変換する符号長変換手段と、

前記クラス番号と前記符号長変換手段から出力される符号長とから、復号データが格納されているメモリにアクセスするアドレスを生成するアドレス生成手段と、を有することを特徴とする。

【 0 0 1 7 】

上記目的を達成するために本発明の復号方法は以下のような工程を備える。即ち、

可変長符号化データを入力して復号する復号方法であって、

M種類の可変長符号表のそれぞれに対応して、可変長符号表を構成する可変長符号語をN個のクラスに分類した場合のクラス毎の最小符号語もしくは最大符号語のいずれかを記憶するM個のテーブルの中から、前記可変長符号化データに対応する1つのテーブルを選択するテーブル選択工程と、

入力される符号化データと、前記テーブル選択工程で選択されたテーブルから出力される最小符号語もしくは最大符号語をそれぞれ比較する比較工程と、

前記比較工程による比較結果に基づいて、前記入力される符号化データの先頭符号語に対応するクラス番号を求める工程と、

前記クラス番号を符号長に変換する符号長変換工程と、

前記クラス番号と前記符号長変換工程で得られた前記符号長とから、復号データが格納されているメモリにアクセスして復号データを得る工程と、を有することを特徴とする。

【 0 0 1 8 】

【発明の実施の形態】

以下、添付図面を参照して本発明の好適な実施の形態を詳細に説明する。

【 0 0 1 9 】

〔実施の形態1〕

図1は、本実施の形態に係る画像復号装置の構成を示すブロック図である。この復号装置は、J P E G符号化方式、M P E G 1及びM P E G 2符号化方式のイントラピクチャに対する復号処理を行い、ここで、Mの値は“8”、Nの値は“22”である可変長復号装置の一例を示している。

【 0 0 2 0 】

まず、可変長符号表に対するクラス分類について説明する。

【 0 0 2 1 】

本実施の形態では、8つ(=M)の可変長符号表に対応しているが、その内、J P E G符号化方式に対して4つのテーブルを、例えばフリップフロップにより構成して、残りの4つをM P E G符号化方式に対してハードワイヤードの固定値として構成している。

【 0 0 2 2 】

即ち、ここでは、J P E G符号化方式の可変長符号表の一例として、I S O / I E C 1 0 9 1 8 - 1のAnnex Kに示されるTable K. 3をテーブル番号0に、Table K. 4をテーブル番号1に、Table K. 5をテーブル番号2に、Table K. 6をテーブル番号3に、それぞれ割り当てている。

【 0 0 2 3 】

一方、M P E G符号化方式では、I S O / I E C 1 3 8 1 8 - 2のAnnex BのTable B. 1 2をテーブル番号4に、Table B. 1 3をテーブル番号5に、Table B. 1 4をテーブル番号6に、Table B. 1 5をテーブル番号7に、それぞれ割り当てて、これらをハードワイヤードで構成している。

【 0 0 2 4 】

図1において、1 0 1はM (= 8) 個のテーブルを備える可変長符号表、1 0 2はテーブル選択部で、外部より入力される符号化方式、コンポーネント番号、D C係数等を入力して、使用するテーブルを選択し、その選択したテーブルの最小符号語群を比較器群1 0 3に出力するとともに、スイッチ回路1 0 4、アドレス生成部1 0 7に、その選択したテーブル番号を信号4 0 3により通知している。比較器群1 0 3は、ここではN (= 2 2) 個の比較器を備え、テーブル選択部1 0 2から供給される最小符号語と、入力される符号化データとを比較し、その比較結果をスイッチ回路1 0 4に出力している。

【 0 0 2 5 】

スイッチ回路1 0 4は、N個の比較器から出力される比較結果を入力し、選択されているテーブル番号に応じた比較器における比較結果をもとにクラス番号を

出力する。プライオリティエンコーダ 1 0 5 は、このクラス番号を入力し、最も小さい番号のクラス番号を選択して出力する。符号語変換器 1 0 6 は、この選択されたクラス番号を入力し、後述の図 3 の表に従って符号長を出力する。1 0 7 はアドレス生成部で、符号化データ、テーブル番号、クラス番号及び符号長を入力し、それを基にシンボルメモリ 1 0 8 のアドレスを生成している。シンボルメモリ 1 0 8 には、シンボルデータ RRRR/SSSS (ラン/カテゴリ) が発生頻度順に格納されている。従って、アドレス生成器 1 0 7 からのアドレスに基づいてアクセスされたメモリアドレスから読み出されたデータが、その入力した符号化データを復号した結果となる。

【 0 0 2 6 】

図 2 は、各テーブル番号と、各可変長符号表に対するクラス数の一例を示す図である。

【 0 0 2 7 】

テーブル番号 0 ～ 5 の可変長符号表においては、クラス数は可変長符号表に存在する符号長の種類の数に等しい。例えば、テーブル番号 0 においては、符号長が 2 ビット～ 9 ビットまで存在しており、クラス数としては 8 個となる。但し、テーブル番号 6 と 7 についてはクラス数と符号長の種類の数が一致しない。これは、可変長符号表の性質が前記 J P E G 符号化方式や M P E G 符号化方式の D C 係数に対するものと異なり、同一符号長毎にグループ分けをした時に符号語の値が不連続となるからである。

【 0 0 2 8 】

図 3 は、各可変長符号表のクラス番号と比較器番号との関係を示した図である。

【 0 0 2 9 】

この図 3 が示す通り、テーブル番号 0 ～ 5 (J P E G D C, J P E G A C, M P E G D C 用 B. 12, B13) の可変長符号表においては、クラス番号とそのクラスが使用する比較器番号及び比較器のビット数が全て一致していることが分かる。

【 0 0 3 0 】

一方、テーブル番号 6 と 7 (M P E G A C 用 B. 14, B15) については、図 4 及び図

5で示されているように、連続する符号長毎のグループにおいてクラス分けを行い、図3の通りに各クラス番号に各比較器を割り当てる。

【0031】

図4は、MPEG B. 14での、各クラス番号に対する最小符号語と、その符号長との関係を示す図である。

【0032】

また図5は、MPEG B. 15での、各クラス番号に対する最小符号語と、その符号長との関係を示す図である。

【0033】

図6は、本実施の形態に係るテーブル選択部102の構成を示すブロック図である。

【0034】

ここで、テーブル選択部102を説明するための例として、復号処理を行う画像データがJPEG符号化方式により符号化され、かつ、Y、Cb、Crの3コンポーネントで構成されており、サブサンプルが「4-2-2」とする。

【0035】

図7は、この時の最小符号化単位(MCU: Minimum Coded Unit)の構成を示す図である。

【0036】

図6において、CODING信号は符号化方式を示すもので、JPEG符号化方式を示す値が入力される。またCOMPONENT信号には図7のコンポーネント番号が入力される。DC_FLAG信号には、DC係数であるか否かを示す値が入力される。またTDTA1~TDTA3は、図7のコンポーネント番号1~3にそれぞれ対応し、各コンポーネントのDC係数が、テーブル番号0もしくは1のいずれの可変長符号表で符号化されたのか、またAC係数がテーブル番号2もしくは3のいずれの可変長符号表で符号化されたのかを示している。これら入力信号に基づいてエンコーダ401によりテーブル番号0~7の中から一つが選択されて、そのテーブル番号を示す信号403がMUX402に入力される。これによりMUX402は、その入力したテーブル番号に対応するテーブル番号の最小符号群を選択して比較器

群 1 0 3 に出力する。

【 0 0 3 7 】

次に比較群 1 0 3 について説明する。この比較器群 1 0 3 は、図 3 で示されるように比較器番号 0 ～ 2 1 までの 2 2 個の比較器から構成される。それぞれの比較器のビット幅は図 3 に示す通りであり、入力された符号化データが最小符号語以上の場合には“1”を出力する。但し、テーブル番号 6 (MPEG AC用 B.14) が選択されている場合には、比較器番号 1 0 は符号化データの下位の 4 ビットに対して“0”と論理積を取って 6 ビットとし、また比較器番号 1 2 では下位の 6 ビットに対して“0”と論理積を取って 6 ビットにしている (図 3 の 3 0 0, 3 0 1 参照)。また、テーブル番号 7 (MPEG AC用 B.15) が選択されている場合には、比較器番号 1 2 において、符号化データの下位 2 ビットに対して“0”との論理積が取って 1 0 ビットにしている (図 3 の 3 0 2 参照)。

【 0 0 3 8 】

図 8 は、本実施の形態に係るスイッチ回路 1 0 4 の構成を示すブロック図である。

【 0 0 3 9 】

このスイッチ回路 1 0 4 には、比較器群 1 0 3 の 2 2 個の比較器からの比較結果が並列に入力される。これら 2 2 本の信号は、現在選択されているテーブル番号に応じて、マスク回路 6 0 1 において“0”もしくは“1”と論理積が取られる。例えば、テーブル番号 6 (MPEG AC用 B.14) が選択されている場合には、比較器番号 1 と比較器番号 1 7 ～ 2 1 までが“0”と論理積がとられ (図 3 より、これら比較器群の出力は不要であるため)、それ以外は“1”と論理積がとられる。同様に、テーブル番号 7 (MPEG AC用 B.15) が選択されている場合には、比較器番号 1, 2 が“0”と論理積がとられる。このマスク回路 6 0 1 の出力は、セレクタ 6 0 2 に入力されて、現在選択されているテーブル番号を示す信号 4 0 3 に応じて、図 3 に示す通りに、比較器番号における比較結果をクラス番号として出力する。

【 0 0 4 0 】

図 1 において、プライオリティエンコーダ 1 0 5 は、図 8 のセレクタ 6 0 2 の

各出力信号（クラス番号）を並列に入力し、信号が“1”であるクラス番号を検出する。この検出時の優先順位は、クラス番号0が最も高く、以下、クラス番号1、クラス番号2の順に優先順位が下がり、クラス番号19が最も優先順位が低くなっている。

【0041】

符号長変換器106は、このプライオリティエンコーダ105で検出されたクラス番号を入力し、テーブル番号0～5（JPEG DC, JPEG AC, MPEG DC用 B.12, B13）が選択されている場合には、クラス番号をそのまま出力し、テーブル番号6又は7（MPEG AC用 B.14, B.15）が選択されている場合には図3に従って符号長に変換する。

【0042】

図9は、本実施の形態に係るアドレス生成部107の構成を示すブロック図である。

【0043】

図9において、初期データテーブル701は、各可変長符号表それぞれに対応した初期データテーブル番号0～7によって構成される。8個の初期データテーブルのそれぞれには、それぞれ対応する可変長符号表のクラス毎の最小符号語が記憶されている。JPEG符号化方式に対応する初期データテーブル番号0～3はフリップフロップで構成され、MPEG符号化方式に対する初期データテーブル番号4～7は、ハードワイヤードで構成される。

【0044】

MUX702は、テーブル選択部102から入力されているテーブル番号を示す信号403に応じて、テーブル番号0～7の中から一つを選択してMUX703に出力する。このMUX703は、プライオリティエンコーダ105からのクラス番号を入力し、そのクラス番号に対応する最小符号語を選択して加算器705に出力する。

【0045】

一方、下位8ビット選択部704は、符号化データから符号語の下位8ビットを選択する。但し、符号長が8ビットに満たない場合には上位ビットに“0”を

パディングする。こうして、MUX 703 の出力と、下位 8 ビット選択部 704 からの下位 8 ビットの符号語とが加算器 705 で加算され、その結果が、シンボルメモリ 108 のメモリアドレスとして出力される。

【0046】

図 10 は、本実施の形態 1 に係る復号装置における復号処理を説明するためのフローチャートである。

【0047】

図において、まずステップ S1 で、前述の CODING 信号や COMPONENT 信号等で指示される符号化方式、コンポーネント番号、更には各コンポーネントの DC 係数或いは AC 係数が、どの可変長符号表で符号化されたのかを示すデータを入力する。次にステップ S2 に進み、それら入力データを基に、テーブル番号を決定し、対応する最小符号語を選択する。そしてステップ S3 で、その選択した最小符号語と、入力した符号化データとを比較する。次にステップ S4 に進み、その比較結果に基づいて、クラス番号を得る。そしてステップ S5 に進み、そのクラス番号と、選択されているテーブル番号とを基に、その符号長を求める。そしてステップ S6 に進み、クラスごとの最小符号語と、符号語の下位 8 ビットとから、シンボルメモリ 108 のアドレスを生成する。そしてステップ S7 で、そのアドレスを基にシンボルメモリ 108 にアクセスして、入力した符号化データに対応する復号データを得る。

【0048】

このように本実施の形態 1 に係る復号装置によれば、回路規模の増大を招くことなく、静止画及び動画のいずれの可変長符号語を復号することができる。

【0049】

〔実施の形態 2〕

次に本発明の実施の形態 2 として、前述の実施の形態 1 の可変長復号装置を使用した可変長復号システムの一例を図 11 を参照して説明する。

【0050】

本実施の形態 1 に係る可変長復号システムは、J P E G 符号化方式及び M P E G 1 及び M P E G 2 符号化方式のイントラピクチャに対する復号処理を行う。

【 0 0 5 1 】

図 1 1 において、J P E G / M P E G デコーダ 8 0 5 が、前述の実施の形態 1 に係る可変長復号装置（図 1）に対応し、かつ実施の形態 1 と同様の可変長符号表を使用した場合のテーブル群 1 0 1（図 1）と同じ構成とする。

【 0 0 5 2 】

図において、入力された符号化データは、シフタ 8 0 1 において符号語或いは付加ビットの頭出しが行われる。このシフト動作は、動作制御部 8 0 6 より入力されるシフト量に基づいて行われる。こうして頭出し処理がされた符号化データは、クロックに同期して、符号化データ記憶素子 8 0 1 にラッチされる。

【 0 0 5 3 】

J P E G / M P E G デコーダ 8 0 5 からは、前述の実施の形態 1 で示されるように、符号長及びシンボルメモリ 8 1 1 に対するアドレスが出力される。

【 0 0 5 4 】

また J P E G / M P E G デコーダ 8 0 5 と並列に接続されるエスケープデコーダ 8 0 4 は、テーブル番号 6 及び 7 が選択されている場合の固定長符号を専用に復号するブロックである。符号化データ記憶素子 8 0 2 から入力される符号化データが固定長符号である否か（エスケープ判定結果）を動作制御部 8 0 6 に対して出力し、復号データである R U N 及び L E V E L をセレクタ 8 1 3 に対して出力する。

【 0 0 5 5 】

付加ビット処理部 8 0 3 及び付加ビット処理部 8 1 2 は、テーブル番号 0 ～ 5 が選択されている場合にのみ使用される。付加ビット処理部 8 0 3 は、J P E G / M P E G デコーダ 8 0 3 から入力される符号長をシフト量として左ビットシフト処理を行う。この処理結果は、付加ビット記憶素子 3 0 7 においてクロックに同期してラッチされる。一方、付加ビット処理部 8 1 2 は、シンボルメモリ 8 1 1 から出力されるシンボルデータをシフト量として、付加ビット記憶素子 8 0 7 から入力されるデータを右ビットシフト処理を行い、付加ビットとしてセレクタ 8 1 3 に出力する。

【 0 0 5 6 】

シンボルメモリ 8 1 1 には、必要とされる可変長符号表に対応するシンボルデータが格納される。例えば、J P E G 符号化方式と M P E G 符号化方式は、同一符号化データに混在することが不可能であるので、J P E G 符号化方式の場合にはテーブル番号 0 ～ 3 に対応するシンボルデータを格納する。また M P E G 符号化方式の場合には、テーブル番号 4 ～ 7 に対応するシンボルデータを格納する。また、シンボルメモリ 8 1 1 内には、同時に複数の可変長符号に対応するシンボルデータが格納される。そのため、各可変長符号表のシンボルデータが格納されている先頭アドレスを、ベースアドレステーブル 8 0 8 に記憶しておく。このベースアドレステーブル 8 0 8 から、現在選択されているテーブル番号により対応する先頭アドレスが選択されて、加算器 8 1 0 により、J P E G / M P E G デコーダ 8 0 5 が出力するアドレスと加算され、これがシンボルメモリ 8 1 1 へのアドレスとなる。

【 0 0 5 7 】

動作制御部 8 0 6 は、シフタ 8 0 1 へのシフト量と、セクタ 8 1 3 への選択信号を出力する。シフタ 1 0 1 へのシフト量は、J P E G 符号化方式であるか、M P E G 符号化方式であるかによって異なる。J P E G 符号化方式の場合には、最初のサイクルにおいて、J P E G / M P E G デコーダ 8 0 5 より入力される符号長をフリップフロップに記憶し、次のサイクルで、シンボルメモリ 8 1 1 から入力されるシンボルデータと、前サイクルで記憶した符号長とを加算してシフト量とする動作を繰り返し行う。

【 0 0 5 8 】

一方、M P E G 符号化方式では、テーブル番号 4 及び 5 が選択されている場合には、J P E G 符号化方式と同様な動作を行い、テーブル番号 6 及び 7 が選択されている場合には、J P E G / M P E G デコーダ 8 0 5 より出力される符号長をクロック毎にシフト量とする。これは、M P E G 符号化方式の A C 係数に対する符号化方式においては、付加ビットが存在しないからである。但し、エスケープデコーダ 8 0 4 において、固定長符号であることが検出された場合には、その固定長符号のビット数をシフト量とする。

【 0 0 5 9 】

なお本発明は、複数の機器（例えばホストコンピュータ、インターフェース機器、リーダ、プリンタなど）から構成されるシステムに適用しても、一つの機器からなる装置（例えば、複写機、ファクシミリ装置など）に適用してもよい。

【 0 0 6 0 】

また本発明の目的は、前述した実施形態の機能を実現するソフトウェアのプログラムコードを記録した記憶媒体（または記録媒体）を、システムあるいは装置に供給し、そのシステムあるいは装置のコンピュータ（またはCPUやMPU）が記憶媒体に格納されたプログラムコードを読み出し実行することによっても達成される。この場合、記憶媒体から読み出されたプログラムコード自体が前述した実施形態の機能を実現することになり、そのプログラムコードを記憶した記憶媒体は本発明を構成することになる。また、コンピュータが読み出したプログラムコードを実行することにより、前述した実施形態の機能が実現されるだけでなく、そのプログラムコードの指示に基づき、コンピュータ上で稼働しているオペレーティングシステム（OS）などが実際の処理の一部または全部を行い、その処理によって前述した実施形態の機能が実現される場合も含まれる。

【 0 0 6 1 】

更に、記憶媒体から読み出されたプログラムコードが、コンピュータに挿入された機能拡張カードやコンピュータに接続された機能拡張ユニットに備わるメモリに書込まれた後、そのプログラムコードの指示に基づき、その機能拡張カードや機能拡張ユニットに備わるCPUなどが実際の処理の一部または全部を行い、その処理によって前述した実施形態の機能が実現される場合も含まれる。

【 0 0 6 2 】

以上説明したように本実施の形態によれば、複数の可変長符号表に対応する可変長復号装置を小規模の回路で実現することが可能となった。

【 0 0 6 3 】

また本実施の形態によれば、一つの可変長復号装置において複数の符号化方式（例えばJPEG符号化方式とMPEG符号化方式）に対応することが可能となり、それぞれの符号化方式の可変長復号装置を並列に構成するよりも回路規模が小さく、また必要とされるメモリ容量が少なくなった。

【 0 0 6 4 】

【発明の効果】

以上説明したように本発明によれば、複数の可変長符号表に対応する可変長復号装置を小規模の回路で実現できた。

【 0 0 6 5 】

また本発明によれば、複数の符号化方式に対応でき、各符号化方式の可変長復号装置を並列に構成するよりも回路規模が小さく、また必要とされるメモリ容量をも低減できるという効果がある。

【図面の簡単な説明】

【図 1】

本発明の実施の形態 1 に係る可変長画像復号装置の構成を示すブロック図である。

【図 2】

本実施の形態で用いるテーブルと可変長符号表との対応を示す図である。

【図 3】

各テーブルとクラス番号及び比較器との対応を説明する図である。

【図 4】

MPEG B. 1 4 のクラス番号と最小符号語、及び符号長との対応を示す図である。

【図 5】

MPEG B. 1 5 のクラス番号と最小符号語、及び符号長との対応を示す図である。

【図 6】

本発明の実施の形態に係るテーブル選択部の構成を示すブロック図である。

【図 7】

JPEG 符号化方式のMCUの一例を示す図である。

【図 8】

本発明の実施の形態に係るスイッチ回路の構成を示すブロック図である。

【図 9】

本発明の実施の形態に係るアドレス生成部の構成を示すブロック図である。

【図 1 0】

本発明の実施の形態 1 に係る可変長画像復号装置における処理を示すフローチャートである。

【図 1 1】

本発明の実施の形態 2 に係る可変長画像復号システムの構成を示すブロック図である。

【図 1 2】

従来の技術を利用した J P E G 符号化方式に対応する可変長復号装置を説明する図である。

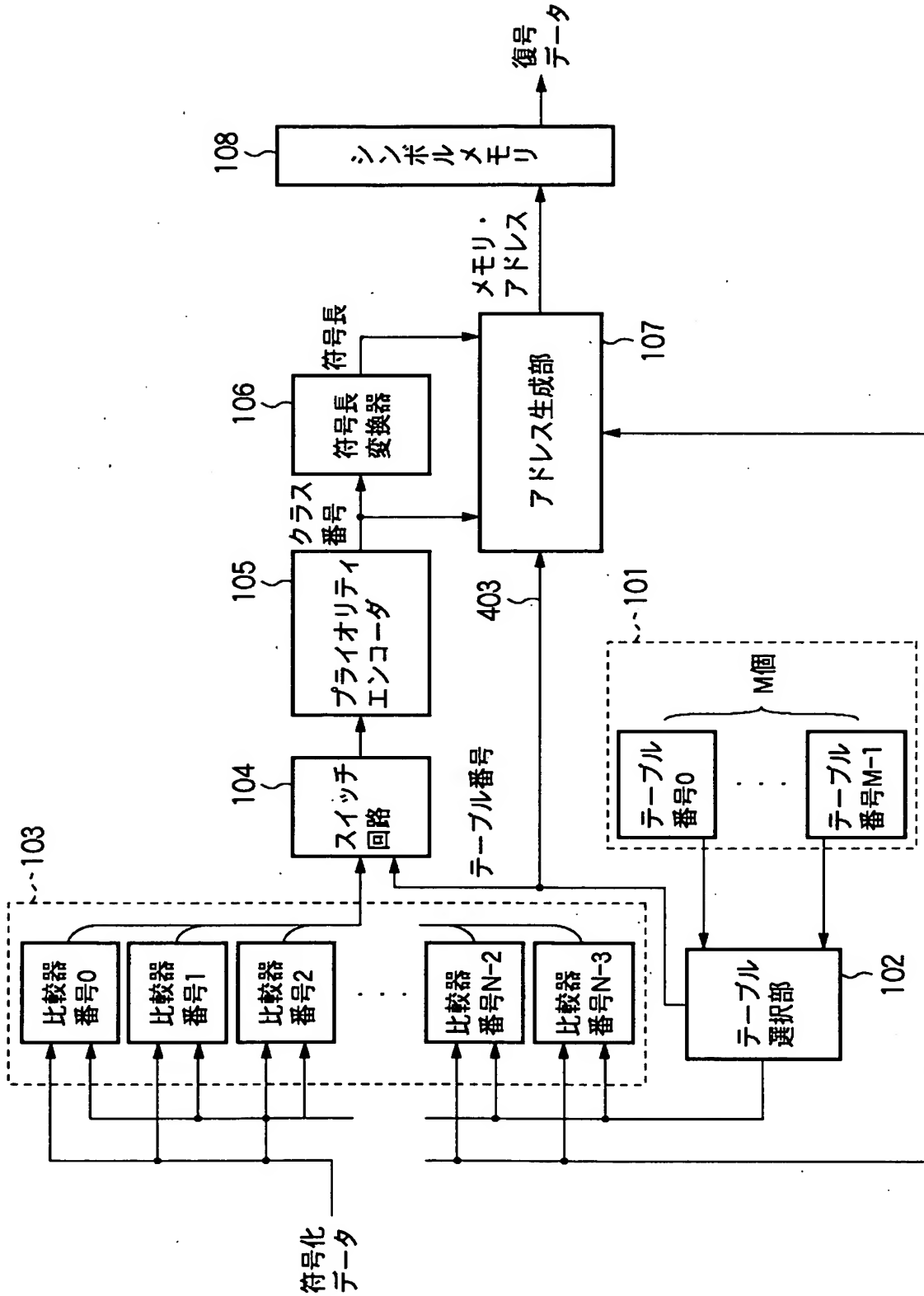
【図 1 3】

従来の技術を利用した M P E G 符号化方式に対応する可変長復号装置を説明する図である。

特 2 0 0 1 - 0 5 5 4 6 1

【書類名】 図面

【図1】



【図 2】

テーブル番号	可変長符号表	テーブルの構成	クラス数
0	JPEG DC用	フリップ・フロップ	8
1	JPEG DC用	フリップ・フロップ	10
2	JPEG AC用	フリップ・フロップ	15
3	JPEG AC用	フリップ・フロップ	15
4	MPEG DC用 B.12	ハード・ワイヤード	8
5	MPEG DC用 B.13	ハード・ワイヤード	9
6	MPEG AC用 B.14	ハード・ワイヤード	16
7	MPEG AC用 B.15	ハード・ワイヤード	20

【図 3】

比較器番号 <ビット数>	JPEG, MPEG DC クラス番号 <符号長>	MPEG B.14クラス番号 <符号長>	MPEG B.15クラス番号 <符号長>
0 <17>	-	0 <17>	0 <17>
1 <1>	1 <1>	-	-
2 <2>	2 <2>	14 <2>	-
3 <3>	3 <3>	15 <3>	15 <3>
4 <4>	4 <4>	13 <4>	13 <4>
5 <5>	5 <5>	12 <5>	14 <5>
6 <6>	6 <6>	6 <6>	8 <6>
7 <7>	7 <7>	8 <7>	10 <7>
8 <8>	8 <8>	7 <8>	9 <8>
9 <9>	9 <9>	9 <9>	11 <9>
10 <10>	10 <10>	10 <6>	5 <10>
11 <11>	11 <11>	5 <11>	6 <11>
12 <12>	12 <12>	11 <6>	7 <10>
13 <13>	13 <13>	4 <13>	4 <13>
14 <14>	14 <14>	3 <14>	3 <14>
15 <15>	15 <15>	2 <15>	2 <15>
16 <16>	16 <16>	1 <16>	1 <16>
17 <6>	-	-	12 <6>
18 <4>	-	-	16 <4>
19 <6>	-	-	17 <6>
20 <8>	-	-	18 <8>
21 <9>	-	-	19 <9>

300

302

301

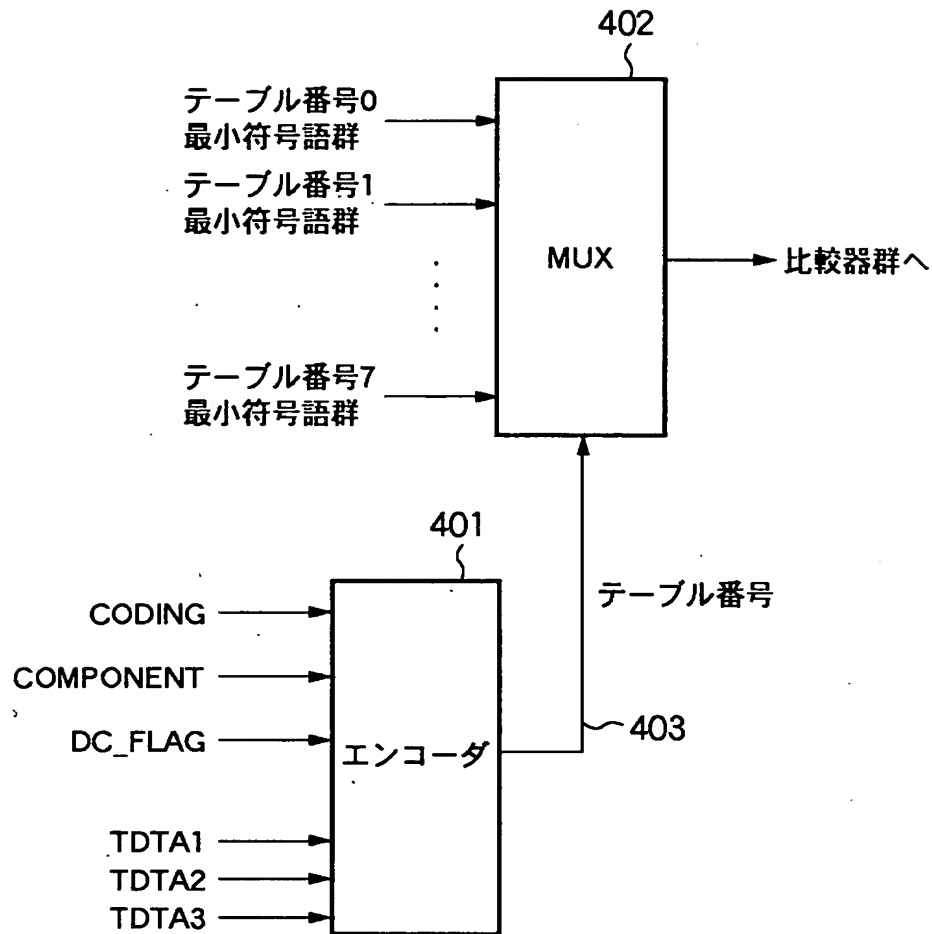
【図 4】

クラス番号	最小符号語	符号長
0	0000 0000 0001 0000 0	17
1	0000 0000 0010 0000	16
2	0000 0000 0100 000	15
3	0000 0000 1000 00	14
4	0000 0001 0000 0	13
5	0000 0010 000	11
6	0000 01	6
7	0000 1000	8
8	0001 000	7
9	0010 0000 0	9
10	0010 10	6
11	0011 00	6
12	0100 0	5
13	0110	4
14	10	2
15	110	3

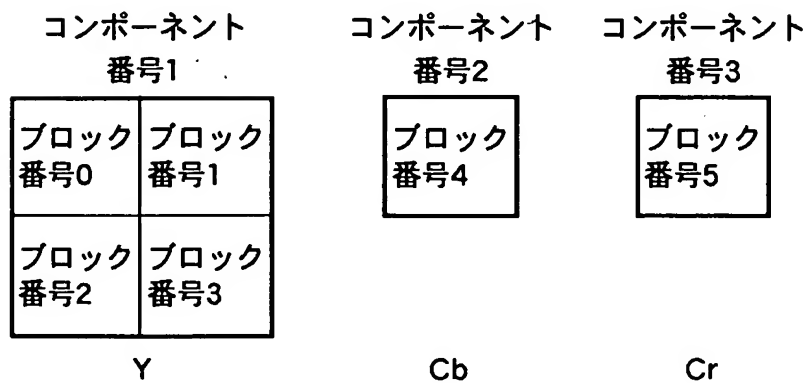
【図 5】

クラス番号	最小符号語	符号長
0	0000 0000 0001 0000 0	17
1	0000 0000 0010 0000	16
2	0000 0000 0100 000	15
3	0000 0000 1000 00	14
4	0000 0001 0000 0	13
5	0000 0010 00	10
6	0000 0011 000	11
7	0000 0011 10	10
8	0000 01	6
9	0000 1000	8
10	0001 000	7
11	0010 0000 0	9
12	0010 10	6
13	0100	4
14	0111 0	5
15	100	3
16	1100	4
17	1110 00	6
18	1111 0000	8
19	1111 1010 0	9

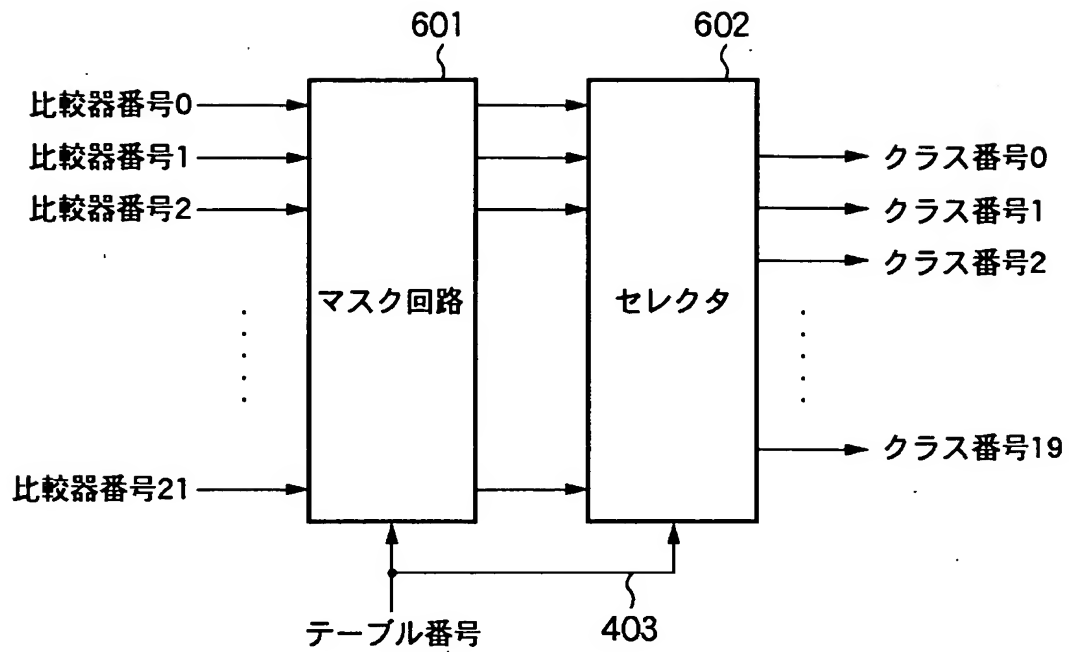
【図 6】



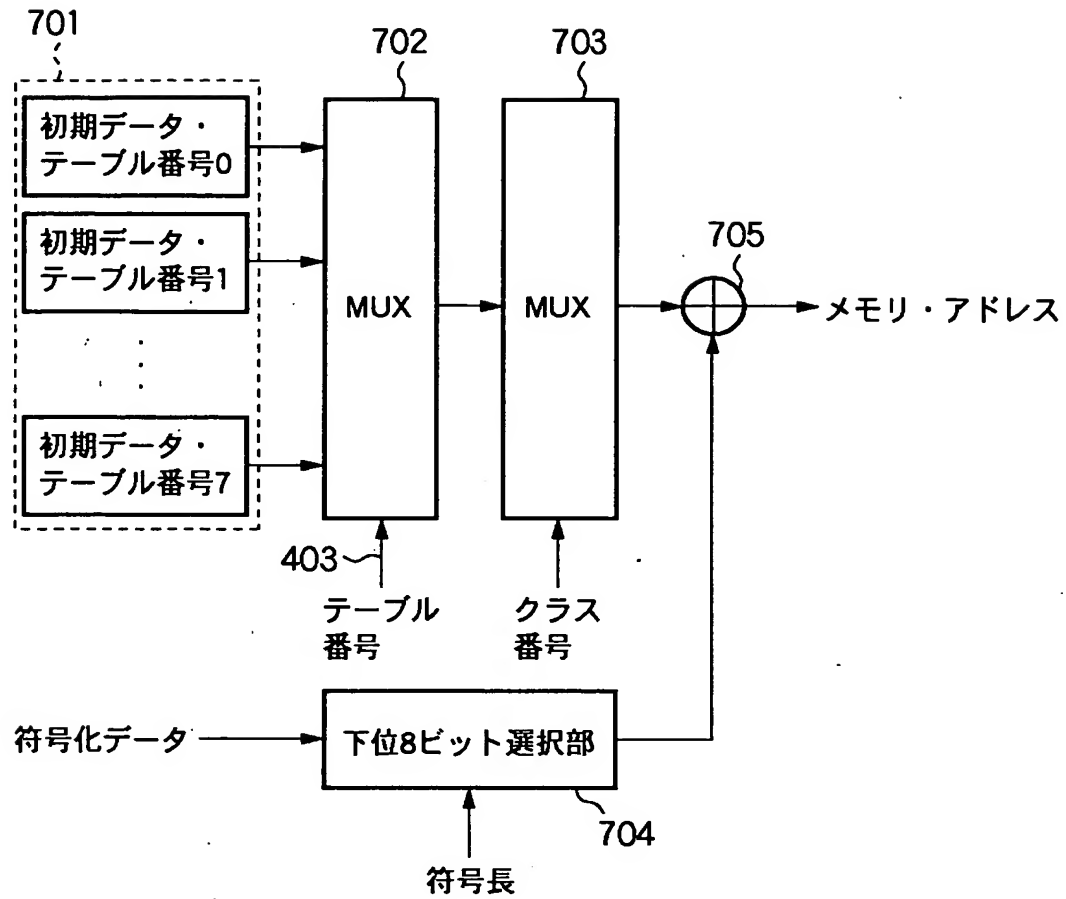
【図 7】



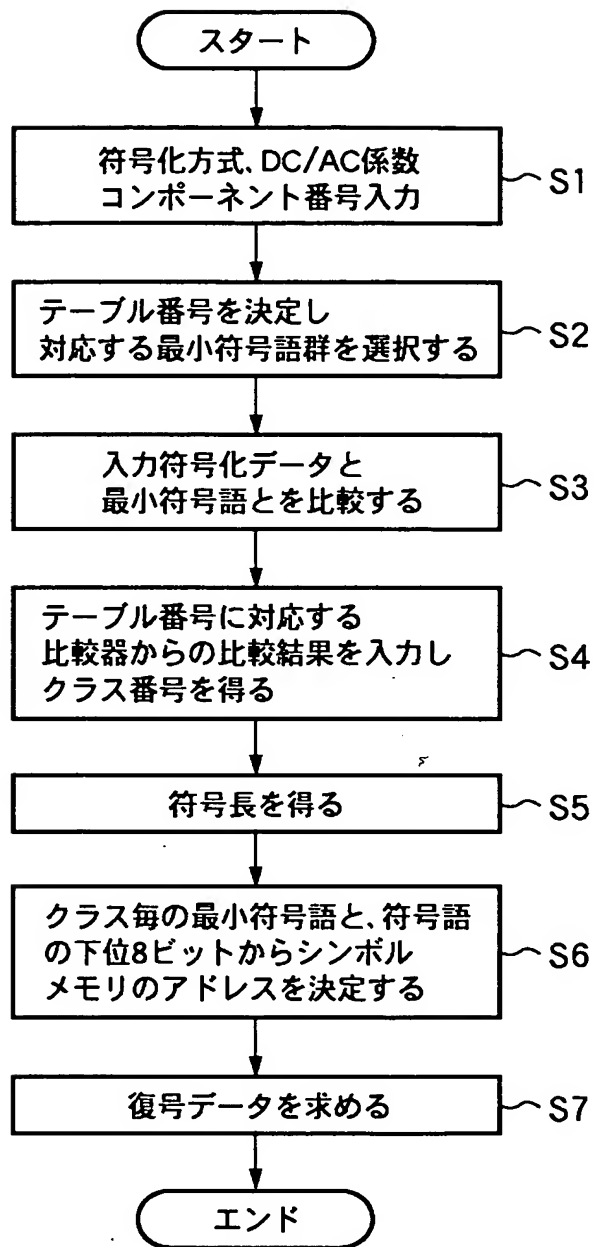
【図 8】



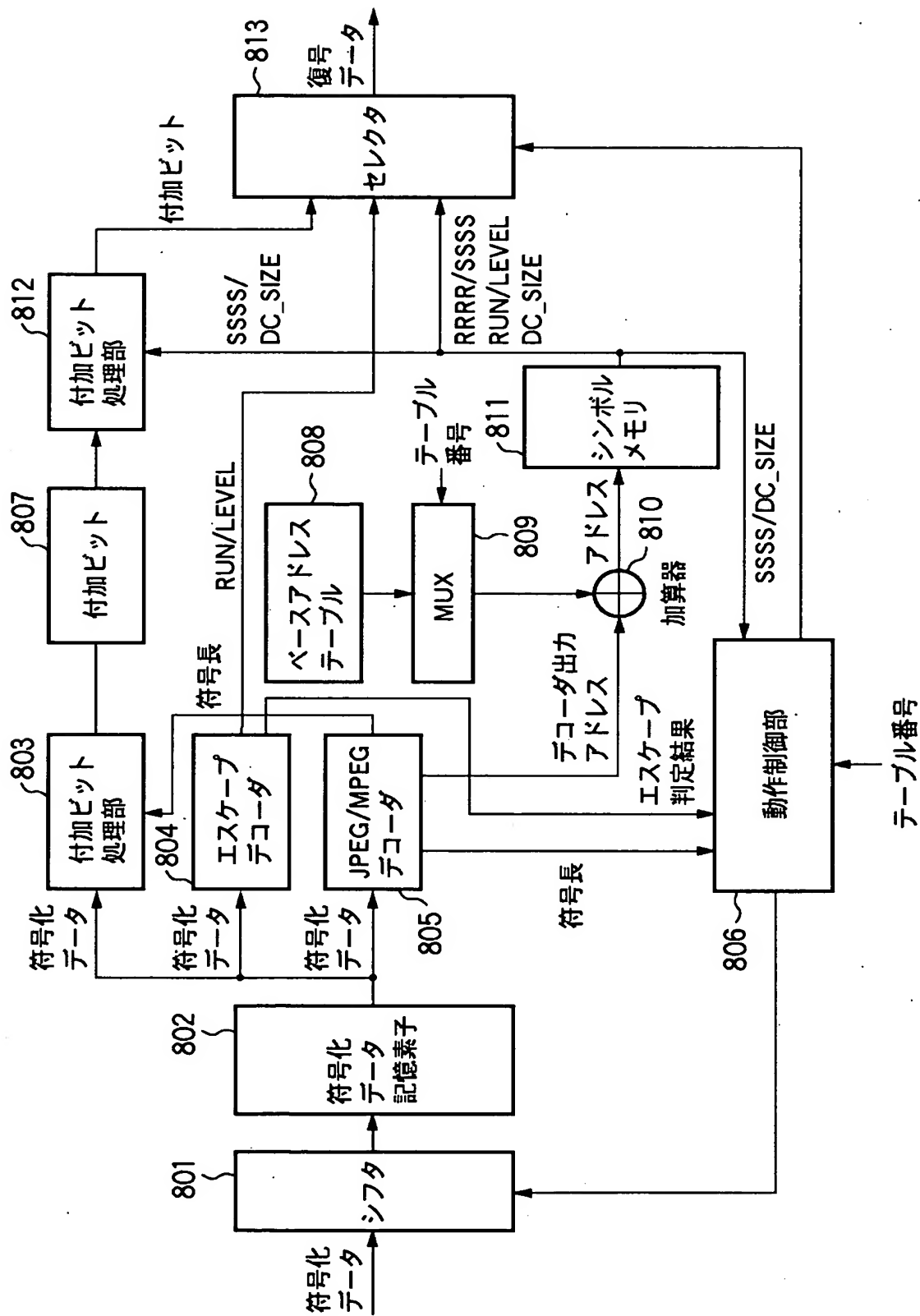
【図 9】



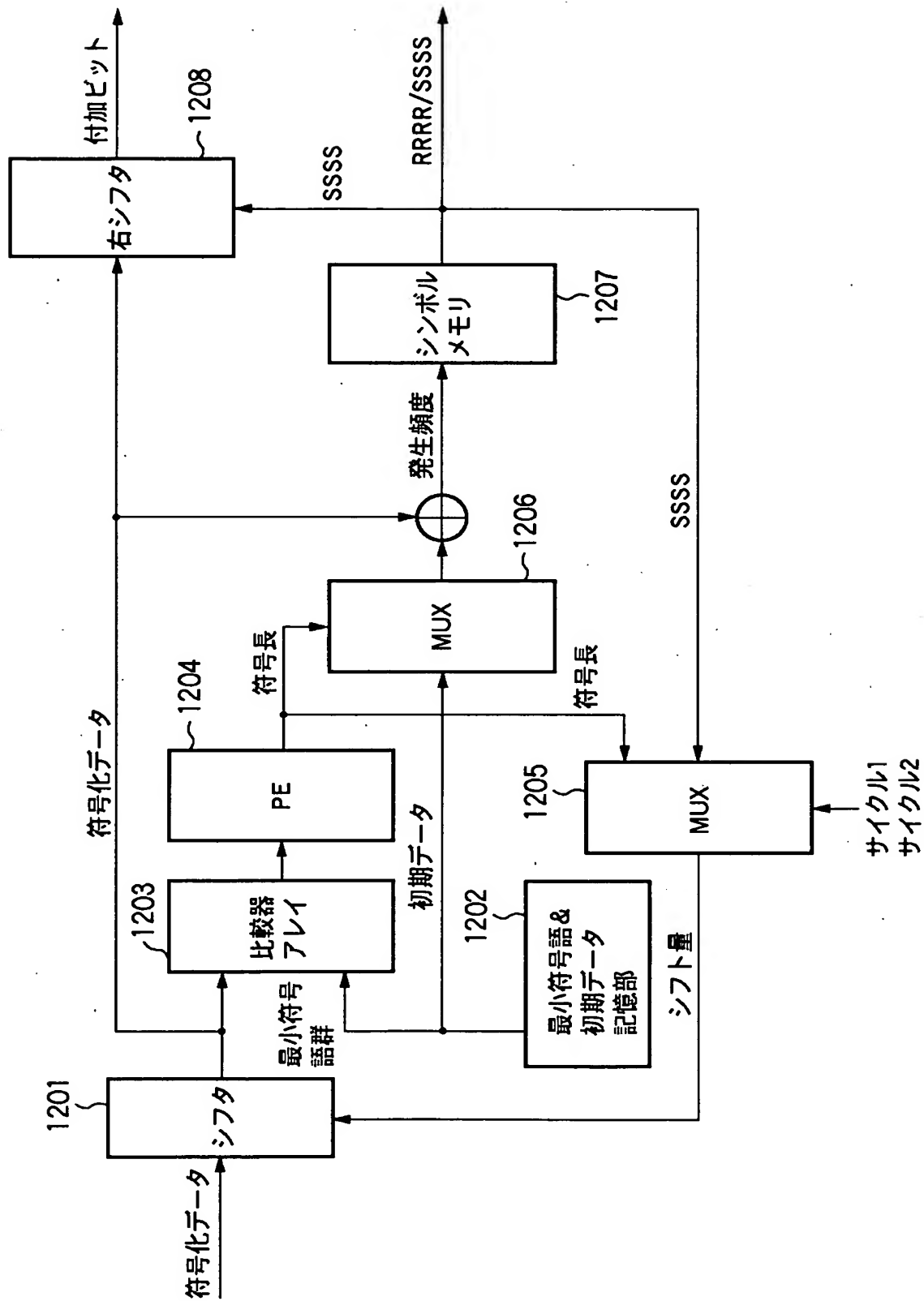
【図 1 0】



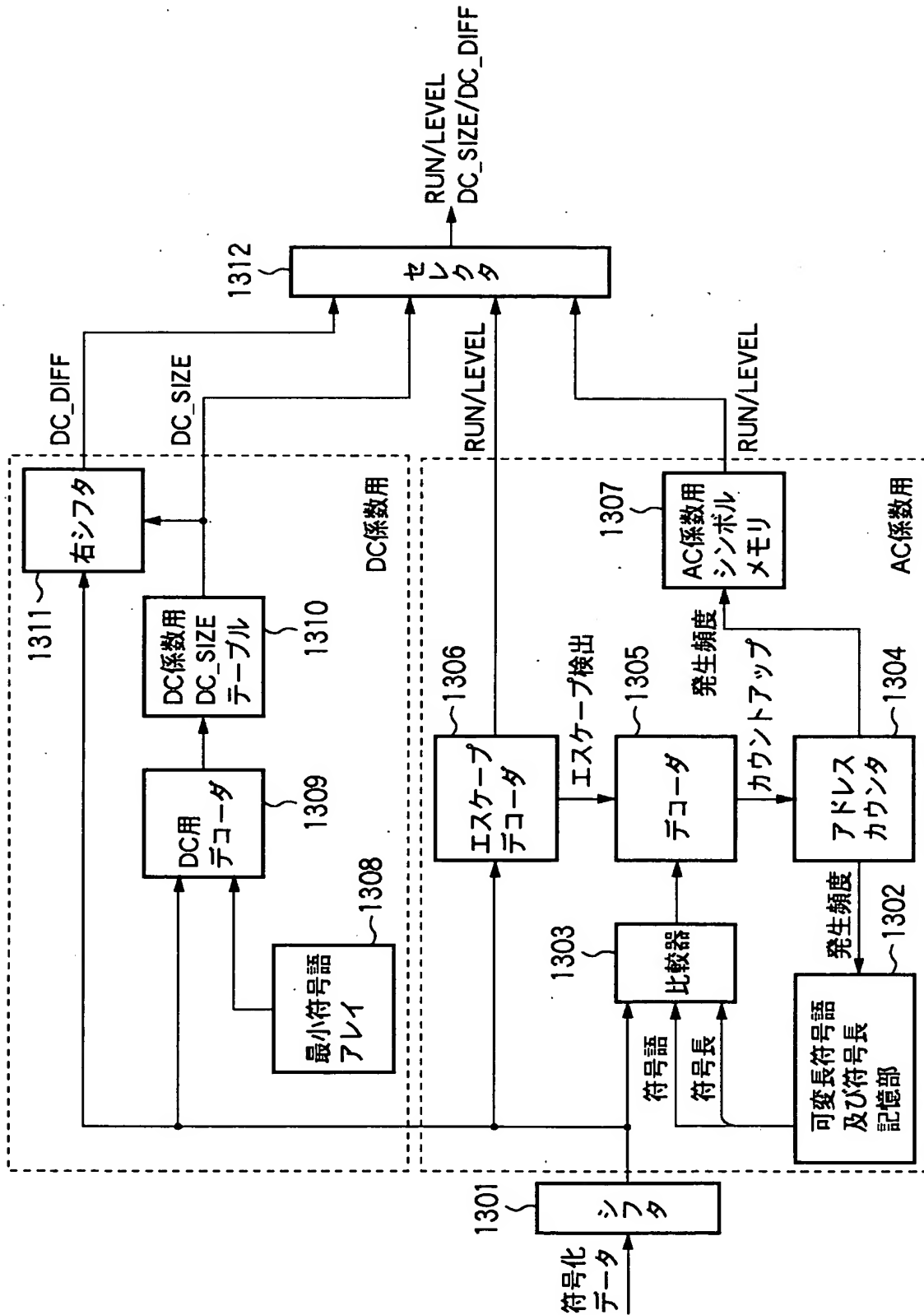
【図 1 1】



【図12】



【図 13】



【書類名】 要約書

【要約】

【課題】 複数の可変長符号表に対応する可変長復号装置を小規模の回路で実現する。

【解決手段】 M種類の可変長符号表のそれぞれに対応して、可変長符号表を構成する可変長符号語をN個のクラスに分類した場合のクラス毎の最小符号語もしくは最大符号語のいずれかを記憶するM個のテーブル101と、M個のテーブル101の中から1つのテーブルを選択するテーブル選択部102と、入力される符号化データと、テーブル選択部102により選択されたテーブルから出力される最小符号語もしくは最大符号語をそれぞれ比較するN個の比較器群103と、N個の比較器群103による比較結果に基づいて、入力される符号化データの先頭符号語に対応するクラス番号を求めるスイッチ回路104及びP・E105と、クラス番号を符号長に変換する符号長変換器106と、クラス番号と符号長変換器106から出力される符号長とから、復号データが格納されているメモリ108にアクセスするアドレスを生成するアドレス生成部107とを有する。

【選択図】 図1

出 願 人 履 歴 情 報

識別番号 [000001007]

1. 変更年月日	1990年 8月30日
[変更理由]	新規登録
住 所	東京都大田区下丸子3丁目30番2号
氏 名	キヤノン株式会社